

KYW01モジュール80pin変換モジュール

製品名：ConB-KYW01

技術資料

Ver0.91

■本資料の適用

ConB-KYW01をご利用になられる場合のハードウェアのインタフェースについて記載いたします。

■本資料の取り扱い

本仕様のご利用は別途締結の機密保持の対象とさせていただきます。
機密保持の対象ページには「**CONFIDENTIAL**」を記載しております。

■ConB-KYW01の特徴

- LTE-M機能：KYW01仕様
- SIMスロット搭載
- アンテナコネクタ仕様
ヒロセ電機株式会社製 U.FL-R-SMT-1
- 80pin外部インタフェースコネクタ仕様
パナソニック株式会社製 AXK6F80347YG
- 80PIN I/Oインタフェース電圧 1.8V/3.0V変換可能
標準は3.0Vになります。1.8Vは簡単なハンダブリッジを施していただきます。
また、I/Oインタフェース電圧3.3V対応品は別途ご相談ください。
- KYW01電源起動時に各信号線の自動接続機能
後位端末（CPU）からKYW01の電源起動を行いKYW01のMDM_STATUS
信号線がHiに
なった場合にUART等の信号線を80pinコネクタに接続いたします。
- 基本形状 穴位置SKM32準拠 外形：28.0×30.5×6.0 [mm]
※厚みは80ピンコネクタ基準でWM-M320より+2.0[mm]



ConB-KYW01

お問い合わせ先：



株式会社WDS ダブルユーディーエス

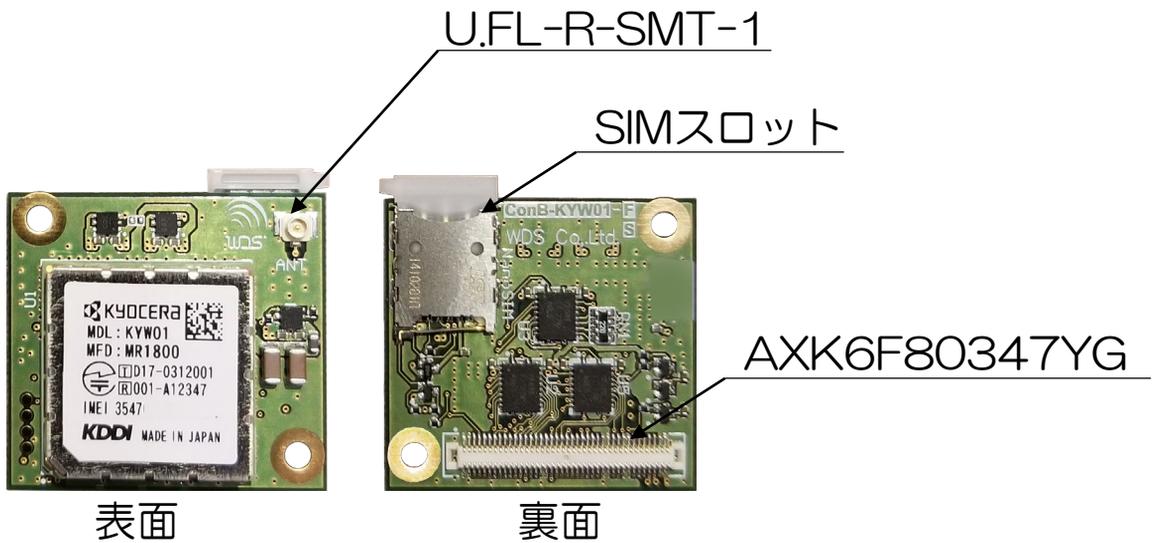
株式会社WDS

〒170-0005 東京都豊島区南大塚3-50-1 ウィンド大塚ビル412

TEL: 03-6869-7561 FAX: 050-3730-7708

E-Mail: info@wd-s.com

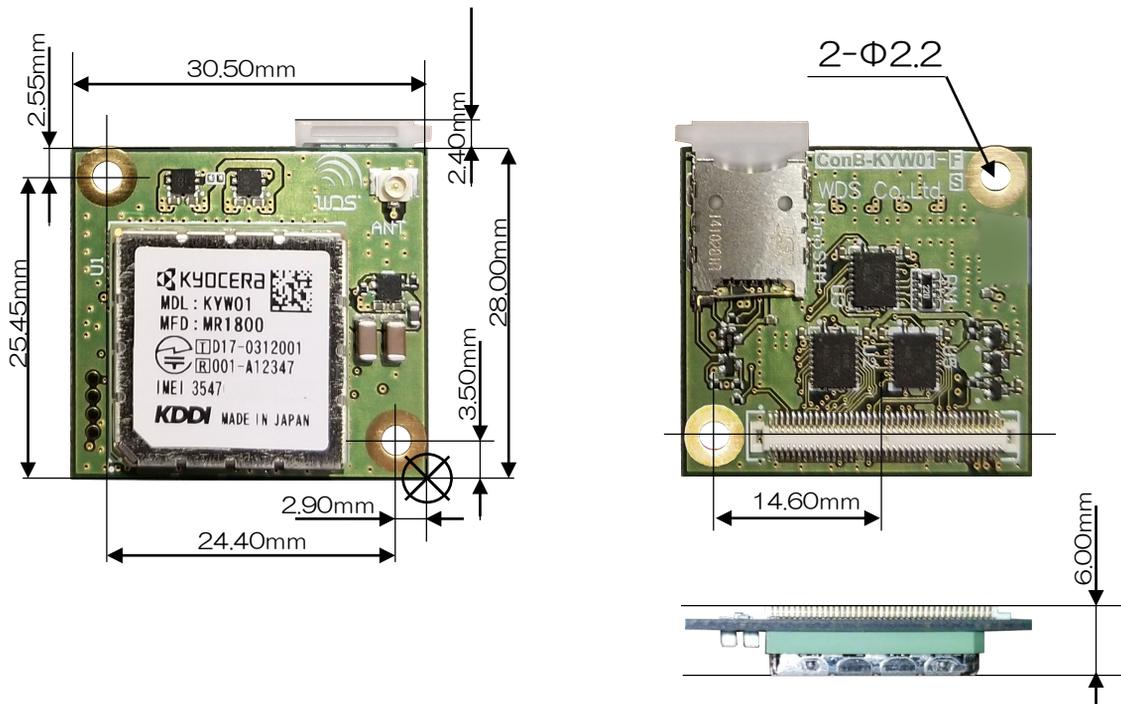
■形状

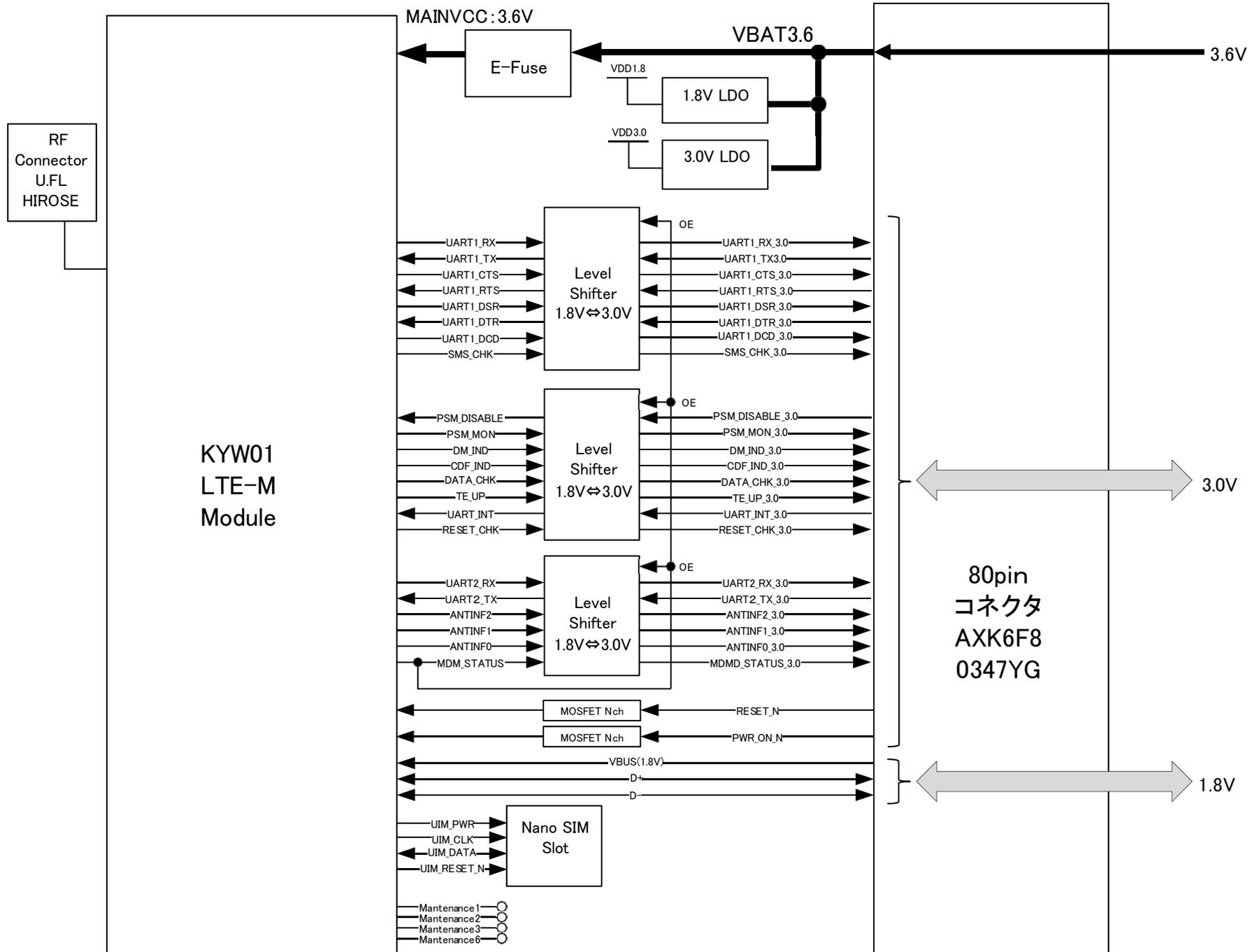


■サイズ



WM-M320,SKM32モジュールと
穴位置及び80ピンコネクタの位置は同じとしています。





CONFIDENTIAL

ConB-KYW01の80ピンコネクタとKYW01のピンとの相関関係表

| ConB-KYW01 80ピンコネクタ ピン番号 | 信号名 | ダイレクト/バッファ | KYW01信号名 | KYW01 ピン番号 |
|--------------------------------|--------------|------------|--------------|---------------|
| 1 | GND | na | na | |
| 2 | GND | na | na | |
| 3 | GND | na | na | |
| 4 | GND | na | na | |
| 5 | N.C. | na | na | |
| 6 | N.C. | ダイレクト | Maintenance6 | C9 |
| 7 | N.C. | na | na | |
| 8 | VUIM | na | na | |
| 9 | N.C. | ダイレクト | Maintenance3 | B4 |
| 10 | UIM2_RESET_N | na | na | |
| 11 | N.C. | ダイレクト | Maintenance2 | C3 |
| 12 | UIM2_DATA | na | na | |
| 13 | N.C. | ダイレクト | Maintenance1 | B3 |
| 14 | UIM2_CLK | na | na | |
| 15 | N.C. | na | na | |
| 16 | N.C. | na | na | |
| 17 | N.C. | na | na | |
| 18 | N.C. | na | na | |
| 19 | UART_INIT | バッファ | UART_INIT | S5 |
| 20 | AREA_IND | バッファ | PSM_MON | C12 |
| 21 | PS_HOLD | バッファ | MDM_STATUS | T8 |
| 22 | RESET_CHK | バッファ | RESET_CHK | T3 |
| 23 | RI | バッファ | SMS_CHK | B10 |
| 24 | DSR | バッファ | UART1_DSR_N | S2 |
| 25 | DCD | バッファ | UART1_DCD_N | B2 |
| 26 | RTS | バッファ | UART1_RTS_N | T7 |
| 27 | CTS | バッファ | UART1_CTS_N | S9 |
| 28 | DTR | バッファ | UART1_DTR_N | T2 |
| 29 | RXD | バッファ | UART1_RX | S8 |
| 30 | TXD | バッファ | UART1_TX | T9 |
| 31 | +3.65_VBATT | na | na | |
| 32 | GND | na | na | |
| 33 | +3.65_VBATT | na | na | |
| 34 | GND | na | na | |
| 35 | PWR_ON | バッファ | PWR_ON_N | B12 |
| 36 | RESET_N | バッファ | RESET_N | C13 |
| 37 | VSD | バッファ | TE_UP | B11 |
| 38 | +3.65_VBATT | na | na | |
| 39 | PDN_STATUS | バッファ | CDF_IND | C10 |
| 40 | +3.65_VBATT | na | na | |
| 41 | N.C. | na | na | |
| 42 | PDN_STATUS2 | バッファ | DATA_CHK | T4 |
| 43 | N.C. | na | na | |

| | | | | |
|----|------------|-------|----------|-----|
| 44 | N.C. | na | na | |
| 45 | N.C. | na | na | |
| 46 | N.C. | na | na | |
| 47 | RXD2 | バッファ | UART2_RX | S4 |
| 48 | TXD2 | バッファ | UART2_TX | S3 |
| 49 | FUPSTS_OUT | バッファ | ANTINF2 | B5 |
| 50 | ANTINF_0 | バッファ | ANTINF0 | C2 |
| 51 | N.C. | na | na | |
| 52 | ANTINF_1 | バッファ | ANTINF1 | T6 |
| 53 | N.C. | na | na | |
| 54 | MOS_IND | バッファ | DM_IND | B9 |
| 55 | GND | na | na | |
| 56 | GND | na | na | |
| 57 | GND | na | na | |
| 58 | GND | na | na | |
| 59 | N.C. | na | na | |
| 60 | N.C. | na | na | |
| 61 | N.C. | na | na | |
| 62 | N.C. | na | na | |
| 63 | GND | na | na | |
| 64 | GND | na | na | |
| 65 | GND | na | na | |
| 66 | GND | na | na | |
| 67 | N.C. | na | na | |
| 68 | N.C. | na | na | |
| 69 | N.C. | na | na | |
| 70 | N.C. | na | na | |
| 71 | N.C. | na | na | |
| 72 | VBUS | ダイレクト | USB_VBUS | A15 |
| 73 | N.C. | na | na | |
| 74 | D- | ダイレクト | USB_DM | C6 |
| 75 | N.C. | na | na | |
| 76 | D+ | ダイレクト | USB_DP | C8 |
| 77 | GND | na | na | |
| 78 | GND | na | na | |
| 79 | GND | na | na | |
| 80 | GND | na | na | |

改訂履歴

| 改定日 | Version | ページ数 | 内容 |
|------------|---------|------|------|
| 2018/10/5 | 0.90 | | 初版 |
| 2018/10/10 | 0.91 | 2 | サイズ |
| | | 3 | 入力電圧 |